	. /	
	(54) LUMINOUS ELEMENT	CHOICE THE REST OF THE LEFT HAD SEEN A
	(11) Kokai No. 54-6787 (43) 1 19 1979 (19) JP	
•	(21) Appl. No. 52-72417 (22) 6.17.1977	The State of the S
	(71) MATSUSHITA DENKI SANGYO K.K.	
	(72) ATSUYUKI KOBAYASHI(1)	0F 201 201
	(52) JPC: 99(5)J4	की विशेष किराध्या करातीमध्या हर
	(51) Int. Cl ² . H01L33/00	
		40 777773 12
		PURPOSE 18 containing a high-qu
	PURPOSE: To obtain an LED which excels in both the re	liability and the mass producting to the party of the street of the stre
	tivity and requires no connection to the stem and the	metal post either in both the rapid sales and the rest of the sales and
	pn junction type and the m-i-n type.	e e e e e e e e e e e e e e e e e e e
_	CONSTITUTION: —The Llayer 32 is provided on n-type Si	22 of sapphire 12, and consist to sayot bein Mill MOTUTERMOD
	cave part 40 is formed selectively to layer 22. Ohmic	metal layer 45 is coated, and sating 1/2 and sation 1/2 and sation 2001
	gap 451 is formed selectively to expose layer 32. Gap	451 is formed in the same weedgeed a neith of mill no begins?
	pitch as part 40. Then isolation 10 is given. Thus, the	chip to which n-type ohmic in it as it is assistant on salt base 2
	electrode 42 and i layer electrode 52 are formed is me	ounted to stem 67, and lens medical stay of the stay o
	82 is installed to complete the m-i-n type luminous el	ement. The pn junction type is no near by
	LED can be produced in the same way 19 (21 10 22/10)	
	maing N layer 2 / Fi r Fi	multiped it a leaver, the of leyer 12 to M leyer, thus for
	دو بای SiO او نواهد-	gnado nadi u 80 rayel 1. reyal mort rayal rendra di garocano.
	s lever 4 within layer	really it shough to relation and Piners J. W. he end are formed in
	etment becomes un-	our leaments om preject base september appearant to the many the
		ានសម្រេច ពីមានក្រស់បានសម្រាន់នេះប្រព័ន្ធនេះប្រកិច្ចនេះបានប្រជាពលរដ្ឋ នេះបានប្រជាពលរដ្ឋ នេះបានប្រជាពលរដ្ឋ នេះបា

257-98

09日本国特許庁

①特許出願公開

公開特許公報

昭54-6787

H 01 L . 33/00 99(5) J 4

CONTRACTOR NACIONAL STATES

◎日本分類 庁内整理番号 ◎公開 昭和54年(1979)1月19日

審査請求 未請求 :

3 * 2 * ありる本でで、大学なデー(全 4 頁)

9発光素子

· 图中《阿拉斯特·图·斯·多·阿·维奇·西特提尔 の特 23・簡 昭52-72417 ことされのガー・ドス

②出できる願き昭52(1977)6月17日 キャンシン

ទូត ូត្រី ។ ួញ ៩៩៦) ខ្ពស់ជាជាទី២១គឺញូក្ ನರ್ಮಕ್ಕೆಯುವ ಕಲ್ಯಾಗಿಕ್ಕಳಲ್ಲಿ ಕರಿಸಿ

@発し明で者、小林敬幸 ニカネキュロネックラー

1. 1 4 4 4 4 7 川崎市多摩区生田4896番地。松二。 14.3 m 下技研株式会社内 (12.3.2.5.4.3.5)

ាំ<u>សម្ពាក់ ១៩៩</u>១៨គី១៩៩៣ ខែស្ថានជន

、 明

1、発明の名称 . 発光素子

2、特許請求の範囲

半導体または絶縁体の単結晶基板、上配基板上 に設けた半導体単結晶から成る第1の層、上紀第 1の層の上に設けた第1の層とは導電形が異なる 届かまたは比抵抗が第1の届より高い半絶録性の 層から成る第2の層、上紀第2の層に上記第1の 層に到達する凹部を設け、この凹部をおおりより に第1の金属電極層を設けるとともに上記第2の 層の一部に第2の金属電極層を設け、上記第1なり よび第2の金属電極層を同一平面に接触面を有す る2軍優が絶縁体を介して一体化されたステム上 にマウントしてたる発光素子。

3、発明の詳細な説明

本発明は、発光素子に関するもので、電査取出 し部の構造を簡単化することを目的とする。

従来の発光ダイオートは、たとえば第1図に示 すよりにコ形半導体基板1上にコ形半導体層2か

の発 明 者 橋本雅文 ふょうていてきょうご う こう 川崎市多摩区生田4896番地、松 こないたので:下技研株式会社内においまったと

⑪出 願 人 松下電器産業株式会社 , ; - . 門真市大字門真1006番地

向代 理 人 弁理士 中尾敏男 外1名

よびp形半導体層3を形成し、基板1およびp形 **圏3の両表面にそれぞれュ形なよびp形オーミッ** ク電室4および5を形成し、ステム6にコ形オー ミック電気4をダイボンドし、D形オーミック電 **曇らをステムBから絶縁された金属ポストでにり** イアで結裏しレンズBをかぶせて形式されている。 また、他の例としては第1図bに示すように、サ ファイア基板11の上に1形半導体層21と、1 形面 2 1 より非常に比抵抗の高い半絶縁層 3 1(以 下1層という)を形成し、1層31上に金属電気 51とロ形暦21の側面の露出部にロ形オーミッ ク電極41を形成し、図のように金属電極51を ステム61にダイポンドし、ロ形オーミック電堡 41とポストて1とを結線し、レンズ81をかぶ せて形成されている。この両者の発光ダイオード はステムと金属ポストとの間に適当な電圧を印加 することにより発光する。第1図 a の構造は通常 の GaAs . Ga(AsP) GaP たどの発光ダイオード、 第1図bの形はGaNなどの発光ダイオードで、前 者を以下リーロ接合形、後者を四一iーロ形とよ

÷.

pーコ接合形かとび四ー・コードのものは、細い金属ワイアによる結線をするため、取付ける発生メイオードチップの個数、取付けるべきステム、ルンズの材質になどによって、信頼性の低下かよび、工程のはん雑さが問題になる。又、四一・コードのものは、半導体チップの側面に電気を形成しなければならず、量量性にとぼしいし、pーコー接合形よりワイアによる結線が困難である。 発気 音質性と作業性を改良した発光素子を提供しようとするものである。

本発明の発光素子はp-n接合形かよびm-1 -n形いずれの場合にかいてもステムかよび金属 ポストとオーミック電優とを金属ワイヤで結線する必要がなく、信領性,量産性の優れた発光素子 である。

以下図面を用いて本発明の発光素子の一寒施例を詳細に説明する。第230位本発明の発光素子の一寒施例を示したもので、(a)は断面図、(b)は半導

体接合部なよびオーミック電気の配置を示した斜 祝図、(c)にオーミック電磁の他の設置方法を示し た平面図である。同図において12はサファイア 基板、22は1形半導体層、32は1層、40は 1層32なよび立形導体層22の一部を選択的に、 **涂去して数けた凹部、42はロ形オーミック電極** で凹部40をおかりよりに選択的に設ける。52 は1層上の金属電感で1層32の上に選択的に設 ける。ロ形オーミック電極42と金属電極52と は電気的に分離している。第2四(b)は凹部40を スリット状の溝を招って形成した実施例で、溝の 梁さは『眉32の厚さより架ければ基板12まで :::: < 到達しても良い。ロ形オーミック電極42は癖をご なおいかつ書に平行に i 層 3 2 の一部をおおりよ うに設ける。金属電極52はコ形オーミック電極 42のない i層32の上にa形オーミック電極42 とは接触しないように設ける。更に第2図(c)は凹

特諾昭54-6787(2)

3

よりに設ける。金属電医52は山と同様に設ける。 67はステムで1層用電医62と1層用電医72 とで形成されている。なお電医82と72とは絶 減体9で絶録されかつ一体化されている。第2図 (山)あるいは(ロ)に示した半導体接合部をステム67 にダイポンドし、1形オーミック電医42を1層 用電医72に、1層上の金属電医52を1層用電 医62に接続し、レンズ82をかぶせて本発明の 発光素子を完成する。

絶縁するために揺ったものである。62,72, 67,9は第2図と同一である。なお同図におい てレンズは省略してある。

部40を円形の穴で形成した実施例で、穴の架さ

は第2図印と同様である。ロ形オーミック電極42

は穴をおおいかつ穴の周囲の1層の一部をおおう

以上に示したロー: - n 形あるいは p - n 接合 形の発光素子のステムの電優 6 2 に - , 電優 7 2 に + の電圧を印加することにより頭方向発光が得 られる。

以下第4図を用いて本発明の発光素子の製造方法を説明する。第4図ではロー1-n形の発光素子の製造方法の実施例を示す。

まず(1)に示すようにサファイア基板12を準備し、(1)に示すように基板12の上に n 形半導体層22を設ける。更に(1)に示すように n 形半導体層22を設ける。更に(1)に示すように n 形 2 2 の上に 1 層 3 2 をよび n 層 2 2 の一部を選択的に除去して 凹部 4 0 を形成する。凹部 4 0 の形成方法は ダイサー,スクライバー,超音波カァター,選択エッチ等種4の方法がある。更に凹部の形状は第2 2 2 、(b)、(c)に示したようにストライブ状の溝あるいは円形の穴等形を制限するものではない。次

特研昭54-6787(3)

以上のようにしてロ形オーミック電医42、1層上の金属電医52を形成することができる。以上の方法で得られた発光素子のチップを第2図(a) に示したステム67にマウントし、更にレンズ82を設置して発光素子が完成された。

以上m-1-n形の発光素子の製造方法について説明したがp-n接合形の発光素子についても同様の方法で製造する事ができる。

以下本発明の発光素子を実施例を用いて詳細に

更にまた発光素子のチャプをステムにマウントする方法はp,nそれぞれのオーミック電気の上にNiモメッキし、Pb - Sn はんだパンプを上記p,nそれぞれのオーミック電気の上のNi岩の上に形成し熱圧着あるいは熱処理によってマウントした。以上に示した本実方例の発光素子は赤色の発光を示した。

〔寒焰例3〕_____

〔実惣例4〕

実施例2においてロ形半導体層23はTeを添加

説明する。

〔寒熱例1〕

第2図において12をサファイア基板で形成し、 n形半導体層22はn≈10¹⁸cm⁻³のGaNを気相 成長法により厚さ10~100μmで形成した。 1層32はp形不純物例をは2nを添加したGaNを 気相或長法で成長させたり、あるいはp形不純物 をn形圏22の上から拡散すると補償効果により 1層を形成した。n形オーミック電医42かよび 1層上の金属電医52はAu, In, Sn等の蒸着 膜あるいはWとMoとCrの多層膜で形成した。発 光素子のチップをステムにマウントする方法は熱 圧着法で行った。

以上に示した本実施例の発光素子は背色の発光 を示した。

〔寒施朔2〕

第3図において基板13としてn ≈ 6~20 × 10¹⁷cm⁻⁵のn形GaP単結晶基板を用い、n 形半 導体層23はn形不純物例えばTeをn~10¹⁸cm⁻⁵ で添加したGaP層を30~50 μ m の厚さで形成

した GaAs 0.4 Po.6 で形成した。たか n 層 2 3 の形成方法は GaP 基板 1 3 の上に GaAs Pの P の租成を徐々に変化させたがら成長させた。

p 形半導体層 3 3 は n 層半導体層 2 3 の上から 2 n を拡散して p 形の GaAs 0.4 P 0.4 の層を形成した。

以上のように本発明はロー・ローでおおよびローロ接合形の発光素子において二つのオーミック電極を同一平面上に取り出すことを可能にすることによりワイヤによる結果およびロー・ロ形の場合の接合側面への電電形成が不要になり信頼性、 電程性に優れた発光素子を提供するものである。

4、図面の簡単な説明

第1図(a),(b)は従来の発光素子の新面図、第2図(a)は本発明の一実施例の発光素子の新面図、同(b)は一部の斜視図、(c)は他の実施例の平面図、第3図は本発明の他の実施例の発光素子の新面図、第4図(I)~何は本発明の発光素子の製造工程を領に示す新面図である。

12,13 ······ □ 形半導体基板、22,23 ···· ···· □ 形半導体層、32 ····· ⅰ 層、33 ····· □ 形半



特隔限54-6787(4)

導体層、42,43…… n 形オーミック電気、62 …… 1 層上の全異電極、 63…… p 形オーミック 電極、 67……ステム。

្រុមមាល់ ខ្លួនប្រជាជាធិប្បី មានប្រទេស ស្រាយ ស្រាយ ស្រាយ និង ស្រាស់ ស្រាយ ស

